

1A 线性锂电池充电管理集成电路

CS4056

概述:

CS4056是可以对单节锂电池进行恒流/恒压充电管理的集成电路。该器件内部包括功率晶体管，不需要外部的电流检测电阻和阻流二极管。

CS4056只需要极少的外围元器件，非常适用于便携式应用的领域。

CS4056恒压充电电压为4.2V，精度达1.2%。充电电流通过一个外部电阻设置。热调制电路可以在器件的功耗比较大或者环境温度比较高的时候将芯片温度控制在安全范围内。当输入电压掉电时，CS4056自动进入低功耗的睡眠模式，此时电池的电流消耗小于3微安。其它功能包括输入电压过低锁存，自动再充电，芯片使能输入端，电池温度监控以及状态指示等功能。

CS4056采用散热增强型的8管脚小外形封装(SOP8)。

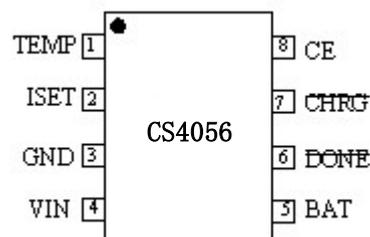
特点:

- 独立的单节锂电池充电管理
- 片内功率晶体管
- 不需要外部阻流二极管和电流检测电阻
- 恒压充电电压 4.2V，精度可达 1.2%
- 为了激活深度放电的电池和减小功耗，在电池电压较低时采用小电流的预充电模式
- 可设置的恒流充电电流可达 1A
- 采用恒流/恒压/恒温模式充电，既可以使充电电流最大化，又可以防止芯片过热
- 电源电压掉电时自动进入低功耗的睡眠模式
- 状态指示输出可驱动LED或与单片机接口
- C/10充电结束检测
- 自动再充电
- 电池温度监测功能
- 芯片使能输入端
- 封装形式：散热增强型SOP8
- 产品无铅，满足rohs，不含卤素

应用:

- 移动电话
- 数码相机
- 移动电源
- 便携式设备
- 各种充电器

管脚排列:



典型应用电路：

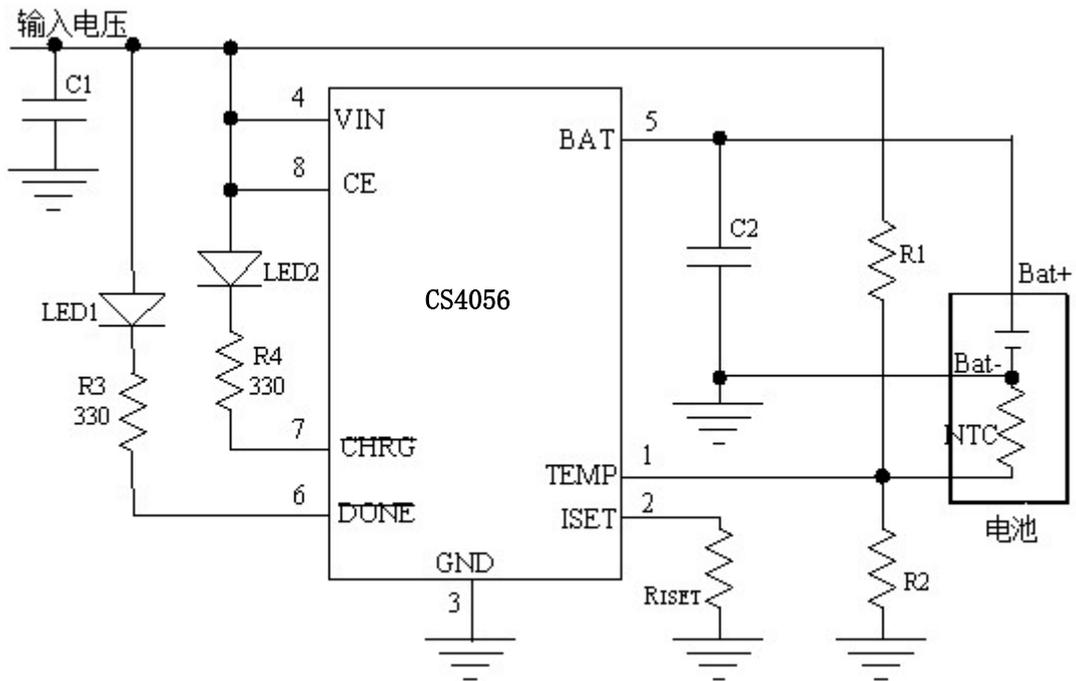


图 1 典型应用电路

订购信息：

器件型号	恒压充电电压	封装形式	工作环境温度
CS4056	4.2V	SOP8	-40℃ 至 85℃

功能框图:

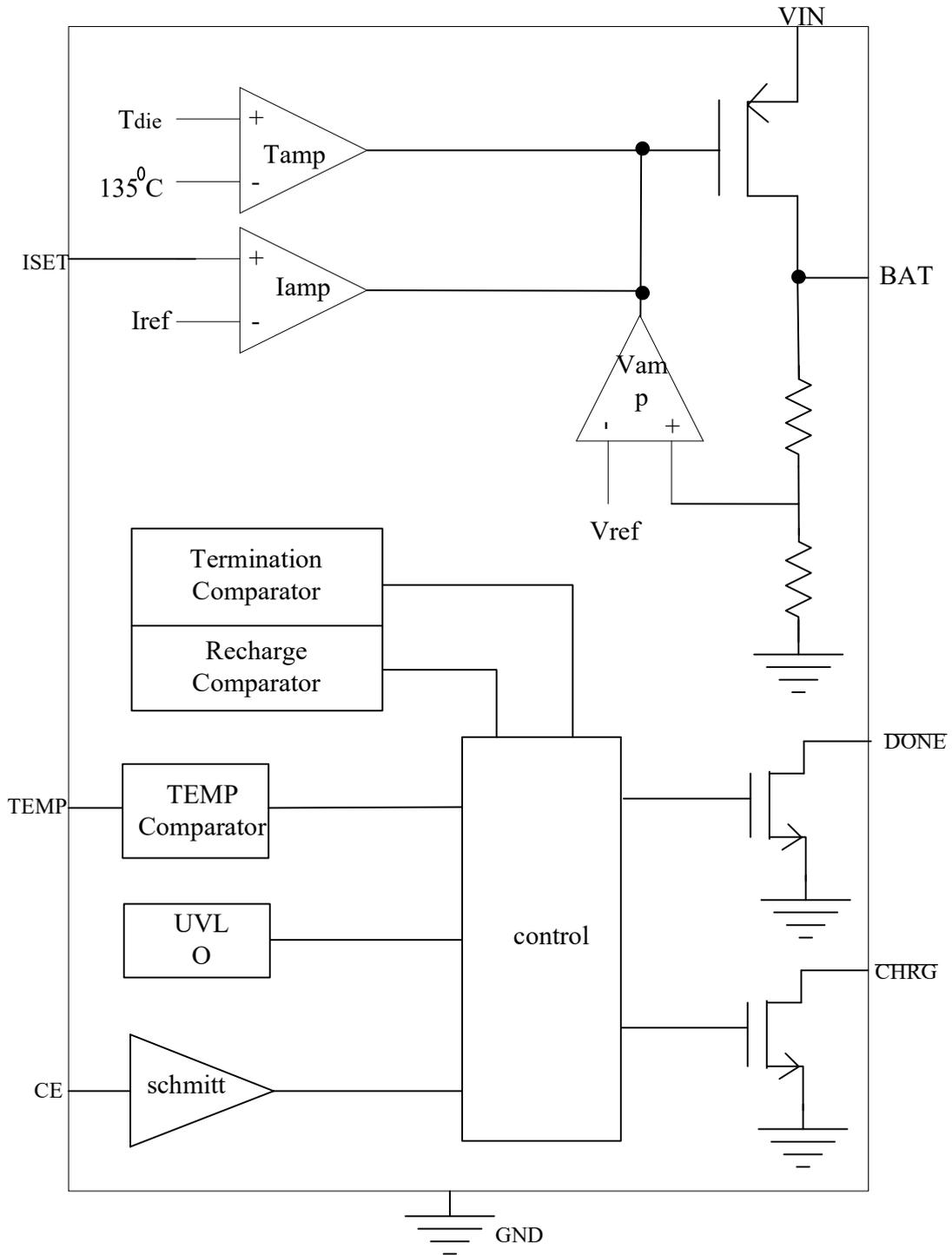


图 2 功能框图

管脚功能描述

序号	名称	功能描述
1	TEMP	电池温度检测输入端。 将TEMP管脚接到电池的NTC传感器的输出端。如果TEMP管脚的电压小于输入电压的45%或者大于输入电压的80%，意味着电池温度过高或过低，则充电将被暂停。如果TEMP在输入电压的45%和80%之间，则充电将继续。 如果将TEMP管脚接到地，电池温度监测功能将被禁止。
2	ISET	恒流充电电流设置和充电电流监测端。 从ISET管脚连接一个外部电阻到地端可以对充电电流进行设置。在预充电阶段，此管脚的电压被调制在0.12V；在恒流充电阶段，此管脚的电压被调制在1.205V。在充电状态的所有模式，此管脚的电压都可以根据下面的公式来监测充电电流： $I_{CH} = (V_{ISET} \times 1011) / R_{ISET}$
3	GND	电源地
4	VIN	输入电压正输入端。 此管脚的电压为内部电路的工作电源。当VIN与BAT管脚的电压差小于10mv时，CS4056将进入低功耗的睡眠模式，此时BAT管脚的电流小于3uA。
5	BAT	电池连接端。 将电池的正端连接到此管脚。在芯片被禁止工作或者睡眠模式，BAT管脚的电流小于3uA。BAT管脚向电池提供充电电流和4.2V的调制电压。
6	\overline{DONE}	充电结束状态指示端。 漏极开路输出。当充电电流小于所设置的恒流充电电流的10%时， \overline{DONE} 管脚被内部开关拉到低电平，表示充电已经结束；否则 \overline{DONE} 管脚处于高阻态。 当不用充电结束状态指示时，可将此管脚接地。
7	\overline{CHRG}	充电状态指示端。 漏极开路输出。当CS4056处于充电状态时， \overline{CHRG} 管脚被内部开关拉到低电平，表示充电正在进行；否则 \overline{CHRG} 管脚处于高阻态。
8	CE	芯片使能输入端。 高输入电平将使CS4056处于正常工作状态；低输入电平使CS4056处于被禁止状态。CE管脚可以被TTL电平或者CMOS电平驱动。

极限参数

管脚电压.....	-0.3V to 6.5V	最高结温.....	150°C
BAT 管脚短路持续时间.....	连续	工作温度.....	-40°C to 85°C
静电放电(HBM).....	2KV	存储温度.....	-65°C to 150°C
热阻(SOP8).....	TBD	焊接温度（10 秒）.....	260°C

超出以上所列的极限参数可能造成器件的永久损坏。以上给出的仅仅是极限范围，在这样的极限条件下工作，器件的技术指标将得不到保证，长期在这种条件下还会影响器件的可靠性。

宇芯晟电子

电气参数:

(VIN=5V, 除非另外注明, TA=-40°C 到 85°C, 典型值在环境温度为25°C时测得)

参数	符号	测试条件	最小	典型	最大	单位
输入电源电压	VIN		3.8		6	V
工作电流	IVIN	CE=VIN, BAT端无负载	300	450	600	uA
		芯片被禁止状态, CE=GND		4		
电源电压过低锁存阈值	Vuvlo	VIN上升		3.2	3.8	V
恒压充电电压	VREG		4.15	4.2	4.25	V
电池连接端电流	IBAT	RISSET=1.218K, 恒流充电模式	850	1000	1150	mA
		RISSET=1.218K, VBAT=2.3V	75	100	125	
		充电结束状态	2.0	3.5	5	uA
		CE=GND, 芯片被禁止状态			3	
		VIN=0V, 睡眠模式			3	
预充电阈值						
预充电阈值	VPRE	BAT管脚电压上升	2.83	2.93	3.03	V
预充电阈值迟滞	HPRE			0.24		V
充电结束阈值						
充电结束阈值	Vterm	测量ISET管脚的电压	0.096	0.12	0.144	V
再充电阈值						
再充电阈值	VRECH			VREG-0.15		V
睡眠模式						
睡眠模式阈值	VSLP	VIN下降 测量电压差(VIN-VBAT)		10		mv
睡眠模式解除阈值	VSLPR	VIN上升 测量电压差(VIN-VBAT)		60		mv
ISET管脚						
ISET管脚电压	VISET	VBAT<2.93V, 预充电模式		0.12		V
		恒流充电模式		1.205		
TEMP管脚						
高端阈值	VHIGH	TEMP管脚电压上升	77.5	80	82.5	%VIN
低端阈值	VLOW	TEMP管脚电压下降	42.5	45	47.5	%VIN
输入电流		TEMP到VIN或到地端的电流			0.5	uA
CE管脚						
输入低电平	VCEL	CE电压下降			0.7	V
输入高电平	VCEH	CE电压上升	2.2			V
输入电流	ICEL	CE=GND, VIN=6V	-1			uA
	ICEH	CE=VIN=6V			1	

电气参数(接上页)

参数	符号	测试条件	最小	典型	最大	单位
CHRG管脚						
CHRG 下拉电流	I _{CHRG}	V _{CHRG} =0.3V, 充电模式		10		mA
CHRG 漏电流		CE=GND, V _{CHRG} =6V			1	uA
DONE管脚						
DONE 下拉电流	I _{DONE}	V _{DONE} =0.3V, 充电结束模式		10		mA
DONE 漏电流		CE=GND, V _{DONE} =6V			1	uA

详细描述

CS4056是专门为单节锂离子或锂聚合物电池而设计的线性充电管理集成电路，利用芯片内部的功率晶体管对电池进行恒流和恒压充电。充电电流用外部电阻设置，最大充电电流可达1A，不需要阻流二极管和电流检测电阻。CS4056包含两个漏极开路输出的状态指示输出端，充电状态指示端CHRG和充电结束指示输出端DONE。芯片内部的功率管理电路在芯片的结温超过135℃时自动降低充电电流，这个功能可以使用户最大限度的利用芯片的功率处理能力，不用担心芯片过热而损坏芯片或者外部元器件。这样，用户在设计充电电流时，可以不用考虑最坏情况，而只是根据典型情况进行设计就可以了，因为在最坏情况下，CS4056会自动减小充电电流。

当输入电压大于电源低电压检测阈值和芯片使能输入端为高电平时，CS4056开始对电池充电，CHRG管脚输出低电平，表示充电正在进行。如果电池电压低于2.93V，CS4056用10%电流对电池进行预充电。当电池电压超过2.93V时，充电器采用恒流模式对电池充电，充电电流由ISET管脚和GND之间的电阻R_{ISET}确定。当电池电压接近电池端调制电压时，充电电流逐渐减小，CS4056进入恒压充电模式。当充电电流减小到充电结束阈值时，充电周期结束，CHRG端输出高阻态，DONE管脚输出低电平，表示充电周期结束，充电结束阈值是恒流充电电流的10%。如果要开始新的充电周期，只要将输入电源断电，然后再上电就可以了，或者将CE管脚的电压暂时拉到0V，再恢复到高电平。当电池电压降到再充电阈值以下时，自动开始新的充电周期。芯片内部的高精度的电压基准源，误差放大器和电阻分压网络确保电池端调制电压的精度在1.2%以内，满足了锂电池的要求。当输入电压掉电或者输入电压低于电池电压时，CS4056进入低功耗的睡眠模式，电池端消耗的电流小于3uA，从而增加了待机时间。如果将使能输入端CE接低电平，充电器被关断。上述充电过程如图3所示：

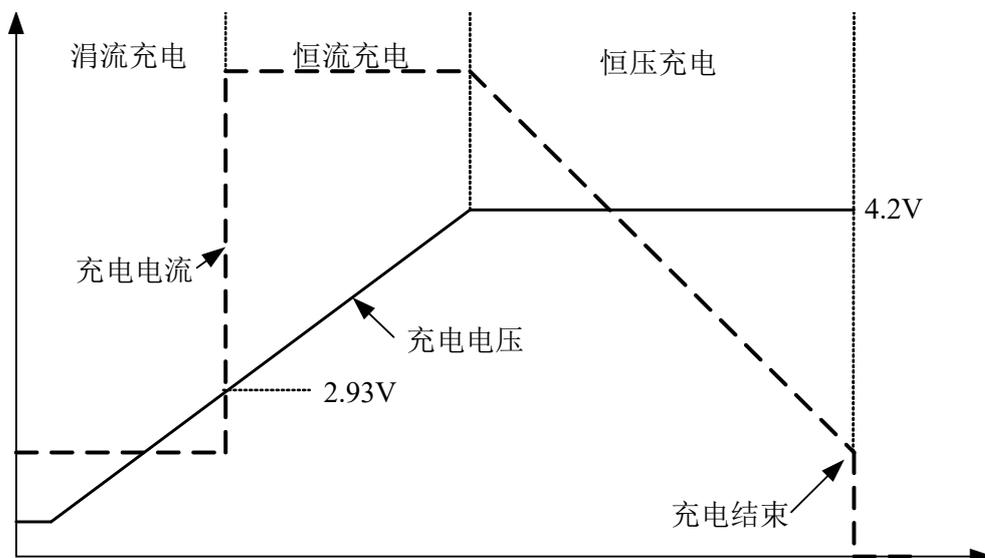


图3 充电过程示意图

应用信息

电源低电压锁存(UVLO)

CS4056内部有电源电压检测电路，当电源电压低于电源电压过低阈值时，芯片处于关断状态，充电也被禁止。

睡眠模式

CS4056内部有睡眠状态比较器，当输入电压VIN小于电池端电压+10mv时，CS4056处于睡眠模式；只有当输入电压VIN上升到电池端电压60mv以上时，CS4056才离开睡眠模式，进入正常工作状态。

预充电状态

在充电周期的开始，如果电池电压低于2.93V，充电器处于预充电状态，充电器以恒流充电模式充电电流的10%对电池进行充电。

芯片使能输入端

CS4056有一个芯片使能输入端CE，如果此管脚的电压低于0.7V，则芯片被关断，芯片内部电路和功率晶体管都被关断。若要芯片正常工作，则需要CE管脚施加大于2.2V的电压。在CE管脚施加电压在0.7V和2.2V之间，将导致工作电流变大，并可能使CS4056处于不确定状态。

设定充电电流

在恒流充电模式，计算充电电流的公式为：

$$I_{CH} = 1218V / R_{ISET}$$

其中， I_{CH} 表示充电电流，单位为安培

R_{ISET} 表示ISET管脚到地的电阻，单位为欧姆

例如，如果需要500毫安的充电电流，可按下面的公式计算：

$$R_{ISET} = 1218V / 0.5A = 2.436k \Omega$$

为了保证良好的稳定性和温度特性， R_{ISET} 建议使用精度为1%的金属膜电阻。

通过测量ISET管脚的电压可以检测充电电流。充电电流可以用下面的公式计算：

$$I_{CH} = (V_{ISET} / R_{ISET}) \times 1011$$

关于典型应用电路

在图1的典型应用电路中，各元器件的说明如下：

序号	符号	说明
1	R1	电池温度监测阈值设置电阻。
2	R2	
3	R3	发光二极管限流电阻，根据发光二极管的亮度确定阻值。
4	R4	
5	R_{ISET}	充电电流设置电阻，在恒流充电模式，计算充电电流公式： $I_{CH} = 1218V / R_{ISET}$
6	C1	输入滤波电容。一般情况下，1uF的电容可以满足要求，对电容类型没有特殊要求。如果适配器的输出电阻比较大或者连线比较长，可适当增加此电容值。在使用某些种类的陶瓷电容时，由于共振和高品质因数特性，在带电插拔瞬间，会在CS4056的电源输入端产生瞬间高电压，可能损坏芯片，在这种情况下，可以同输入滤波电容串联一个电阻，或者在输入端和地之间增加一个TVS二极管。
7	C2	输出电容，容值在4.7uF到10uF即可，对电容类型没有特殊要求。
8	LED1	充电结束状态指示LED。
9	LED2	充电状态指示LED。

电池温度监测

为了防止温度过高或者过低对电池造成的损害，CS4056 内部集成有电池温度监测电路。电池温度监测是通过测量 TEMP 管脚的电压实现的，TEMP 管脚的电压是由电池内的 NTC 热敏电阻和一个电阻分压网络实现的，如图 1 所示。

CS4056 将 TEMP 管脚的电压同芯片内部的两个阈值 V_{LOW} 和 V_{HIGH} 相比较，以确认电池的温度是否超出正常范围。在 CS4056 内部， V_{LOW} 被固定在 $45\% \times V_{IN}$ ， V_{HIGH} 被固定在 $80\% \times V_{IN}$ 。如果 TEMP 管脚的电压 $V_{TEMP} < V_{LOW}$ 或者 $V_{TEMP} > V_{HIGH}$ ，则表示电池的温度太高或者太低，充电过程将被暂停；如果 TEMP 管脚的电压 V_{TEMP} 在 V_{LOW} 和 V_{HIGH} 之间，充电周期则继续。

如果将 TEMP 管脚接到地，电池温度监测功能将被禁止。

确定R1和R2的值

R1 和 R2 的值要根据电池的温度监测范围和热敏电阻的电阻值来确定，现举例说明如下：

假设设定的电池温度范围为 $T_L \sim T_H$ ，（其中 $T_L < T_H$ ）；电池中使用的是负温度系数的热敏电阻（NTC）， R_{TL} 为其在温度 T_L 时的阻值， R_{TH} 为其在温度 T_H 时的阻值，则 $R_{TL} > R_{TH}$ ，那么，在温度 T_L 时，第一管脚 TEMP 端的电压为：

$$V_{TEMPL} = \frac{R_2 \parallel R_{TL}}{R_1 + R_2 \parallel R_{TL}} \times V_{IN}$$

在温度 T_H 时，第一管脚 TEMP 端的电压为：

$$V_{TEMPH} = \frac{R_2 \parallel R_{TH}}{R_1 + R_2 \parallel R_{TH}} \times V_{IN}$$

然后，由 $V_{TEMPL} = V_{HIGH} = k_2 \times V_{IN}$ ($k_2 = 0.8$)

$$V_{TEMPH} = V_{LOW} = k_1 \times V_{IN} \quad (k_1 = 0.45)$$

则可解得：

$$R_1 = \frac{R_{TL} R_{TH} (k_2 - k_1)}{(R_{TL} - R_{TH}) k_1 k_2}$$

$$R_2 = \frac{R_{TL} R_{TH} (k_2 - k_1)}{R_{TL} (k_1 - k_1 k_2) - R_{TH} (k_2 - k_1 k_2)}$$

同理，如果电池内部是正温度系数（PTC）的热敏电阻，则 $R_{TH} > R_{TL}$ ，我们可以计算得到：

$$R_1 = \frac{R_{TL} R_{TH} (k_2 - k_1)}{(R_{TH} - R_{TL}) k_1 k_2}$$

$$R_2 = \frac{R_{TL} R_{TH} (k_2 - k_1)}{R_{TH} (k_1 - k_1 k_2) - R_{TL} (k_2 - k_1 k_2)}$$

从上面的推导中可以看出，待设定的温度范围与电源电压 V_{IN} 是无关的，仅与 R_1 、 R_2 、 R_{TH} 、 R_{TL} 有关；其中， R_{TH} 、 R_{TL} 可通过查阅相关的电池手册或通过实验测试得到。

在实际应用中，若只关注某一端的温度特性，比如过热保护，则 R_2 可以不用，而只用 R_1 即可。 R_1 的推导也变得十分简单，在此不再赘述。

再充电

当一个充电周期结束时，如果电池电压低于再充电阈值 4.05V 时，CS4056 自动开始一个新的充电周期。

恒流/恒压/恒温充电

CS4056 采用恒流/恒压/恒温模式对电池充电，如图 2 所示。在恒流模式，充电电流为 $1218V/R_{ISET}$ 。如果 CS4056 的功耗过大或环境温度过高，CS4056 的结温接近 135°C ，放大器 T_{amp} 开始工作，减小充电电流，

使CS4056的结温保持在大约135°C。

漏极开路状态指示输出端

CS4056有两个漏极开路状态指示输出端， $\overline{\text{CHRG}}$ 和 $\overline{\text{DONE}}$ 。当充电器处于充电状态时， $\overline{\text{CHRG}}$ 被拉到低电平，在其它状态， $\overline{\text{CHRG}}$ 处于高阻态。 $\overline{\text{DONE}}$ 用来指示充电结束状态，当充电结束时， $\overline{\text{DONE}}$ 为低电平。

当电池没有接到充电器时，CS4056很快将输出电容充电到恒压充电电压，并进入充电结束状态，由于BAT管脚的工作电流对输出电容的放电效应，BAT管脚的电压将慢慢下降到再充电阈值，CS4056再次进入充电状态，这样在BAT管脚形成一个电压幅度约为150mV的锯齿波，此时 $\overline{\text{CHRG}}$ 输出高阻态， $\overline{\text{DONE}}$ 输出脉冲信号。

当不用状态指示功能时，将不用的状态指示输出端接到地。

稳定性

为了保证充电器正常工作，需要从电池端BAT到GND之间连接一个电容(图1中的C2)，电容值在4.7uF到10uF，对电容类型没有特殊要求。

在恒流模式，ISET管脚的电阻，电容也会影响系统的稳定性。通常情况下，在ISET管脚没有外加电容时，在此管脚可以外接一个阻值高达50K的电阻。如果在ISET管脚有外接的电容，则在此管脚允许外接的电阻值会减小。为了使充电器能正常工作，ISET管脚外接电阻，电容所形成的极点应高于200KHz。假设ISET管脚外接电容C，用下面的公式可以计算ISET管脚允许外接的最大电阻值：

$$R_{\text{ISET}} < 1 / (6.28 \times 2 \times 10^5 \times C)$$

电源输入端VIN 旁路电容

电源输入端需要一个旁路电容(图1中的C1)，一般情况下，1uF的电容可以满足要求，对电容的类型没有限制。如果适配器的输出电阻比较大或者连线比较长，可适当增加此旁路电容值。在使用某些种类的陶瓷电容时，由于共振和高品质因数特性，在带电插拔瞬间，会在CS4056的电源输入端产生瞬间高电压，可能损坏芯片，在这种情况下，输入电源可以通过一个二极管施加到CS4056，如图4所示的电路(二极管D1)，或者在输入端和地之间增加一个TVS二极管，以抑制过冲电压。

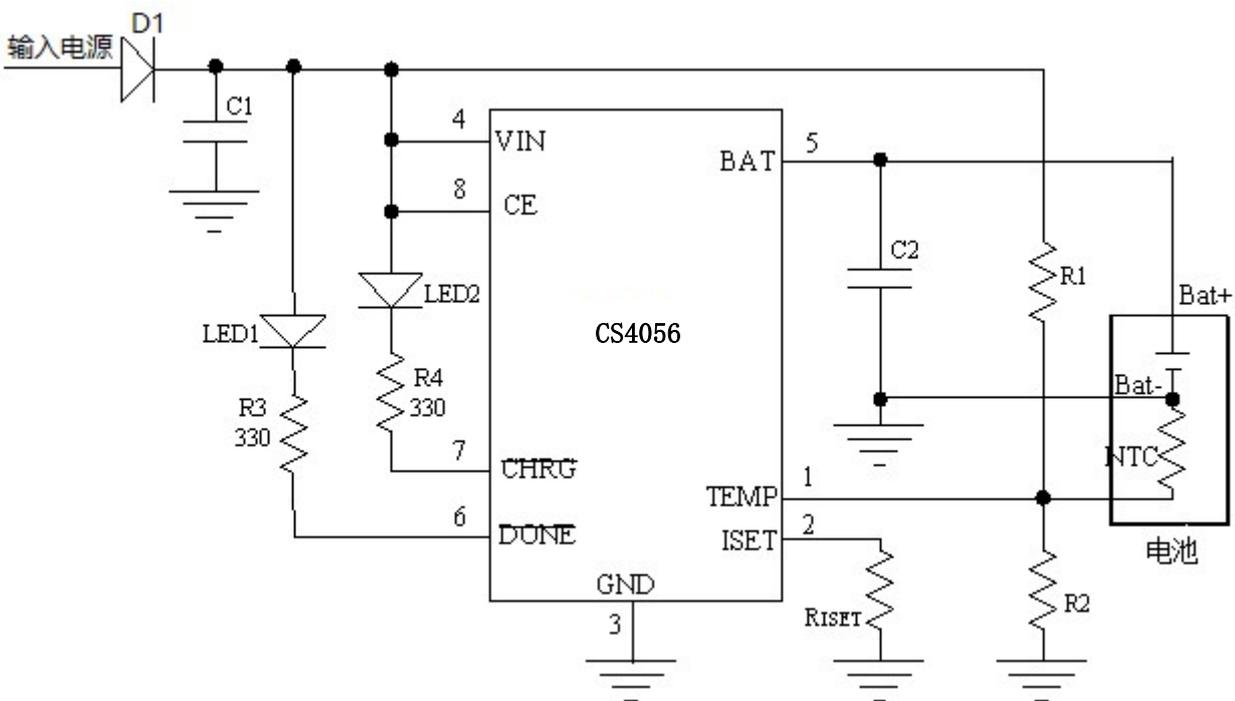


图4 增加二极管抑制过冲电压

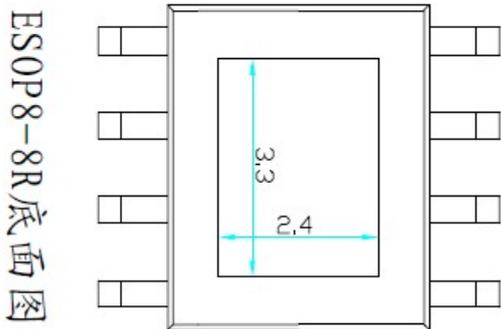
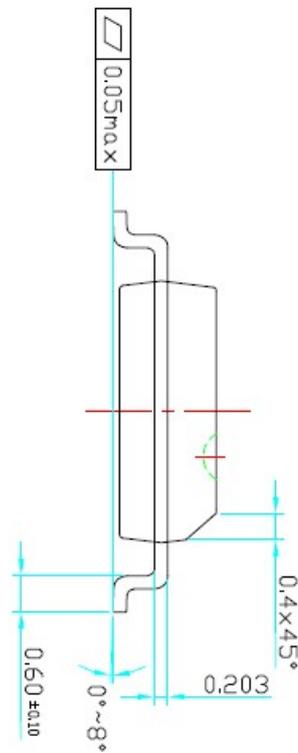
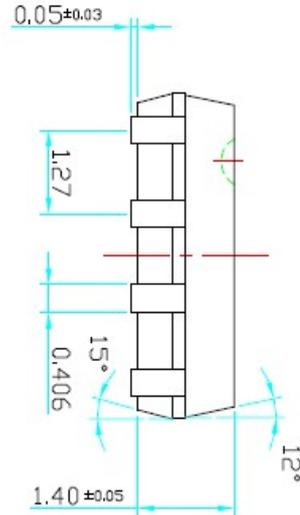
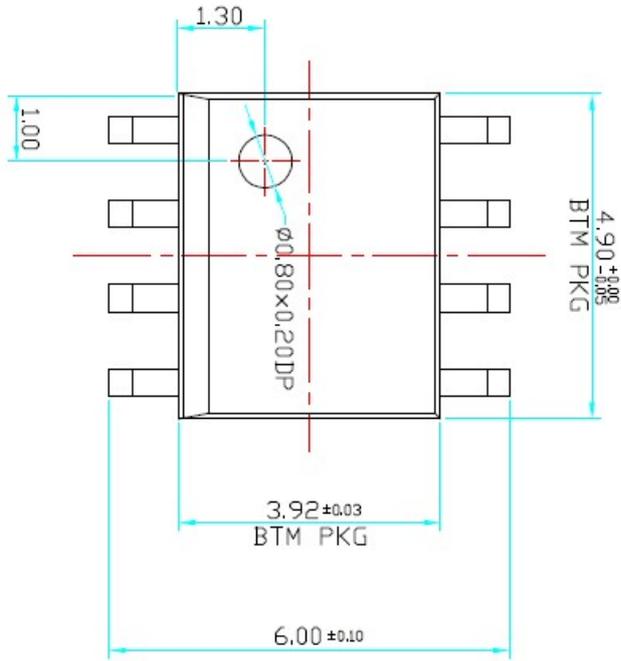
PCB设计注意事项

- (1) 第 2 管脚 ISET 的充电电流编程电阻要尽可能靠近 CS4056，并且要使第 2 管脚 ISET 的寄生电容尽量小。
- (2) 第 4 管脚 VIN 的旁路电容，第 5 管脚 BAT 的输出电容要尽可能靠近 CS4056。
- (3) 在充电时，CS4056 的温度可能比较高，因而电池的 NTC 电阻要尽量远离 CS4056，否则 NTC 电阻值的变化不能正常反应电池的温度。
- (4) 一个散热性能良好的 PCB 对输出最大充电电流很关键。集成电路产生的热通过封装的金属引线框管脚散到外面，PCB 上的铜层起着散热片的作用，所以每个管脚（尤其是 GND 管脚）的铜层的面积应尽可能大，多放些通孔也能提高热处理能力。在系统内除了充电器以外的热源也会影响充电器输出的电流，在做系统布局时也要给以充分考虑。

为了能够输出最大的充电电流，要求将CS4056背面裸露的金属板焊接到印刷线路板的地端的铜线上，以达到最大的散热性能。否则，芯片的热阻将增大，导致充电电流减小。

ESOP8-8R Package Outline Dimensions

units: mm



ESOP8-8R底面图

本文中所描述的电路仅供参考，宇芯晟电子有限公司对使用本文中所描述的电路不承担任何责任。宇芯晟电子有限公司保留对器件的设计或者器件的技术规格书随时做出修改而不特别通知的权利。